

СПИСЪК С ПУБЛИКАЦИИ

1. **Върбов И.**, Моделиране на мрежови филтри за защита от атмосферни и комутационни пренапрежения с помощта на програмен продукт PSPICE, Студентска научна сесия “СНС’09”, Габрово, 29 Октомври, 2009, стр. 164 – 169, ISSN 1313-3055
2. Минев П., Б. Петров, **И. Върбов**, Приложение на Matlab в анализа на експериментални данни, Националната научна конференция Майски Четения “Дни на науката 2011”, В. Търново, 27-28 май, 2011, том 2, стр. 471-479, ISSN 1314-2283.
3. Петров Б., П. Минев, **И. Върбов**, Универсален делител на честота на базата на програмируема логика, Националната научна конференция Майски Четения “Дни на науката 2011”, В. Търново, 27-28 май, 2011, том 2, стр. 461-470, ISSN 1314-2283.
4. **Върбов И.**, В. Кукенска, П. Минев, Моделиране на последователен входно-изходен интерфейс, Международна научна конференция “УНИТЕХ’11”, Габрово, 18 – 19 Ноември, 2011, том I, стр. 388-392, ISSN 1313-230X.
5. Kukenska V., P. Minev, **I. Varbov**, Hardware Implementation of Algorithm for Flash Memory Testing, Annual Journal of Electronics, Sofia, 2012, Vol.6, Number 1, pp 152–155, ISSN 1314-0078.
6. **Върбов И.**, Управление на светодиодни матрици, Студентска научна сесия “СНС’12”, Габрово, 26 Октомври, 2012, том I, стр. 121-125, ISSN 1313-3055.
7. **Върбов И.**, В. Кукенска, П. Минев, Моделиране и изследване на памет с произволен достъп, Международна научна конференция “УНИТЕХ’12”, Габрово, 16 – 17 Ноември, 2012, том I, стр. 414-418, ISSN 1313-230X.
8. Кукенска В., **И. Върбов**, П. Минев, Моделиране и изследване на интерфейсен модул за клавиатура, Международна научна конференция “УНИТЕХ’12”, Габрово, 16 – 17 Ноември, 2012, том I, стр. 419-422, ISSN 1313-230X.
9. Кукенска В., П. Минев, **Ил. Върбов**, Валидиране на модел на логическата архитектура, Международна научна конференция Унитех’14 - Габрово, 21 – 22 ноември 2014, том II, стр. 308 - 311. ISSN 1313-230X
10. **Върбов Ил.**, П. Минев, В. Кукенска, VHDL модел на flash памет, Международна научна конференция Унитех’14 - Габрово, 21 – 22 ноември 2014, том II, стр. 308 - 311. ISSN 1313-230X

11. Kukenska V., M. Dinev, P. Minev, **I. Varbov**, Process modeling in the LINUX operating system, International Scientific Conference UNITECH'2019-Gabrovo, 15-16 november 2019, Vol. II, pp. 131-134, ISSN 1313-230X
12. Minev P., V. Kukenska, **I. Varbov**, M. Dinev, Systems for Remote Access to FPGA Development Boards: Review, XXXI International Scientific Conference Electronics (ET), 2022, pp. 1-6, ISBN 978-16654-9878-4.
13. Кукенска В, М. Динев, П. Минеv, **И. Върбов**, Приложение на принципа на декомпозиция при функционално и конструктивно проектиране, Международна научна конференция Унитех'2022 – Габрово, 19-20 ноември 2022, том I, стр. 318-323, ISSN 1313-230X
14. Кукенска В, **И. Върбов**, П. Минеv, М. Динев, Моделиране на диалога в системите за автоматизирано проектиране, Сборник доклади от Международна научна конференция Унитех'2022 – Габрово, 19-20 ноември 2022, том I, стр. 295-299, ISSN 1313-230X
15. Kukenska V., P. Minev, **I. Varbov**, M. Dinev, A Model for Online Learning in Digital Hardware Design, Fifth International Scientific Conference "Innovative STEM Education" 03 – 06 April 2023, Veliko Tarnovo, Bulgaria, Volume 5, pp. 103-111, eISSN: 2683-1333
16. Kukenska V., M. Dinev, P. Minev, **I. Varbov**, Using Sequential Decomposition Algorithms on Electronic Circuits, Fifth International Scientific Conference "Innovative STEM Education", Science Series, Volume 5, 2023, Veliko Tarnovo, Bulgaria, pp. 112-120, eISSN: 2683-1333, doi.org/10.55630/STEM.2023.0514
17. P. Minev, V. Kukenska, **I. Varbov** and M. Dinev, "A Practical Computer Architecture Education with RISC-V and TL-Verilog," 2023 XXXII International Scientific Conference Electronics (ET), Sozopol, Bulgaria, 2023, pp. 1-6, doi: 10.1109/ET59121.2023.10279744.
18. **Varbov I.**, V. Kukenska, P. Minev, M. Dinev, Application of TL-Verilog for Modelling Components of Microprocessor Architectures, Proceedings of International Scientific Conference Unitech'2023, Vol. 1, Gabrovo, 2023, pp. I 273-279. ISSN 1313-230X
19. Minev P., V. Kukenska, **I. Varbov**, M. Dinev, Application of TL-Verilog for Modelling a Pipelined Microprocessor Architecture, Proceedings of International Scientific Conference Unitech'2023, Vol. 1, Gabrovo, 2023, pp. I 280-285. ISSN 1313-230X

20. Dinev M., V. Kukenska, P. Minev, **I. Varbov**, Determining the Complexity of an Iterative Graph Decomposition Algorithm, Proceedings of International Scientific Conference Unitech'2023, Vol. 1, Gabrovo, 2023, pp. I 309-313. ISSN 1313-230X
21. Minev P., V. Kukenska, M. Dinev, **I. Varbov**, Improving the Area-Delay Tradeoff for Academic FPGA Architectures by Applying Rent's Rule to Logic Block Modeling, Proc. of XXXIII International Scientific Conference Electronics (ET), Sozopol, Bulgaria, 2024, pp. 1-6, doi: 10.1109/ET63133.2024.10721534
22. **Varbov I.**, P. Minev, M. Dinev and V. Kukenska, "Modeling a microprocessor with RISC architecture," 2024 International Conference Automatics and Informatics (ICAI), Varna, Bulgaria, 2024, pp. 399-402, doi: 10.1109/ICAI63388.2024.10851508.
23. Minev P., **I. Varbov**, V. Kukenska and M. Dinev, "Using an AVR Processor Core RTL Model for Computer Architecture Education," 2025 XXXIV International Scientific Conference Electronics (ET), Sozopol, Bulgaria, 2025, pp. 1-6, doi: 10.1109/ET66806.2025.11204144.
24. Minev P., **I. Varbov**, V. Kukenska, M. Dinev, Modeling and Simulation of A Single-Cycle MIPS Microarchitecture as an Educational Tool for Computer Architecture, UNITECH – SELECTED PAPERS, Vol. 2025, Gabrovo, 2025, pp. I 1-8. ISSN 2603-378X
25. **Varbov I.**, V. Kukenska, P. Minev, M. Dinev, Modeling and Implementation of an AVR Microcontroller Architecture, Proceedings of International Scientific Conference Unitech'2025, Vol. 1, Gabrovo, 2025, pp. I 1-6. ISSN: 3033-1404
26. **Върбов И.**, Моделиране и симулиране на микропроцесор с RISC архитектура, Знание, наука, иновации, технологии, Велико Търново, 27 Март, 2026, стр.1105 - 1116, ISSN 2815-3480 (CD)